

Canon

FACSIMILE COVER SHEET

TO: Magdalen Greenlief
The Office of the Commissioner for Patents
Fax: (571) 273-0125

FROM: Jason Truong
c/o Canon U.S.A. Inc. Intellectual Property Division
15975 Alton Parkway, Irvine CA. 92618-3731
(949) 932-3145 Facsimile: (949) 932-3560

DATE: September 13, 2007

NO. OF PAGES: 61

MESSAGE

Please see attached request for participation in the PPH pilot program. All supporting documents are attached for Application No. 10/723,749.

Regards,

Jason Truong
Reg. No. 53,704

This facsimile message and accompanying documents are intended only for the use of the addressee indicated above. Information that is privileged or otherwise confidential may be contained therein. If you are not the intended recipient, you are hereby notified that any dissemination, review or use of this message, documents or information contained therein is strictly prohibited. If you have received this message in error, please notify us immediately by telephone or facsimile and mail the original to us at the above address. Thank you.

Canon

September 13, 2007

Magdalen Greenlief
The Office of the Commissioner for Patents
Fax: (571) 273-0125

Re: Request for Participation in the PPH Pilot Program
Application No.: 10/723,749
Inventors: Kuburagi
Entitled: IMAGE PROCESSING APPARATUS AND IMAGE PROCESSING METHOD

Dear Ms. Greenlief:

We are hereby submitting the required documents for the above-referenced application to Request for Participation in the PPH Pilot Program.

The following documents are attached:

FORM PTO/SB/20: Request for participation in the Patent Prosecution Highway (PPH) Program between the JPO and the USPTO.

APPENDIX A: Claims correspondence table.

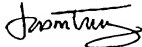
APPENDIX B: Verified translation of documents concerning Japanese patent application.

APPENDIX C: Claims which were determined to be patentable by the JPO and Decision to Grant a Patent in the above-identified application and English translations of the documents.

APPENDIX D: Amendment dated January 11, 2007

Please contact me immediately with any questions at (949) 932-3145 or Jason.truong@cda.canon.com.

Best regards,



Jason Truong
Reg. No. 43,718

PTO/SB/20 (09-07)

Approved for use through 12/31/2008. OMB 0651-0058

U.S. Patent and Trademark Office: U.S. DEPARTMENT OF COMMERCE

Under the Paperwork Reduction Act of 1995, no persons are required to respond to a collection of information unless it displays a valid OMB control number.

REQUEST FOR PARTICIPATION IN THE PATENT PROSECUTION HIGHWAY (PPH) PILOT PROGRAM BETWEEN THE (1) JPO OR (2) UKIPO, AND THE USPTO

| | | | |
|-------------------------|--|-----------------------|------------|
| Application No.: | 10/723,749 | First Named Inventor: | Kaburagi |
| Filing Date: | 11/25/2003 | Attorney Docket No.: | CFA0006205 |
| Title of the Invention: | Image Processing Apparatus and Image Processing Method | | |

THIS REQUEST FOR PARTICIPATION IN THE PPH PILOT PROGRAM MUST BE FAXED TO:
THE OFFICE OF THE COMMISSIONER FOR PATENTS AT 671-273-0125 DIRECTED TO THE ATTENTION OF MAGDALEN GREENLIEF

APPLICANT HEREBY REQUESTS PARTICIPATION IN THE PATENT PROSECUTION HIGHWAY (PPH) PILOT PROGRAM AND PETITIONS TO MAKE THE ABOVE-IDENTIFIED APPLICATION SPECIAL UNDER THE PPH PILOT PROGRAM.

The above-identified application validly claims priority under 35 U.S.C. 119(a) and 37 CFR 1.55 to one or more corresponding JPO application(s) or UKIPO application(s).

The ☒ JPO ☐ UKIPO application number(s) is/are: 2002/352784 & 2003/367683

The filing date of the ☐ JPO ☐ UKIPO application(s) is/are: 12/04/2002 & 10/28/2003

I. List of Required Documents:

- A copy of all JPO office actions (excluding "Decision to Grant a Patent") in the above-identified JPO application(s), or a copy of all UKIPO office actions in the above-identified UKIPO application(s).
 - ☒ Is attached.
 - ☐ Is available via Dossier Access System. Applicant hereby requests that the USPTO obtain these documents via the Dossier Access System.

"It is not necessary to submit a copy of the "Decision to Grant a Patent" and an English translation thereof.
- A copy of all claims which were determined to be patentable by the JPO in the above-identified JPO application(s), or a copy of all claims which were determined to be patentable by the UKIPO in the above-identified UKIPO application(s).
 - ☒ Is attached.
 - ☐ Is available via Dossier Access System. Applicant hereby requests that the USPTO obtain these documents via the Dossier Access System.
- English translations (where applicable) of the documents in a. and b. above along with a statement that the English translations are accurate are attached.

Information disclosure statement listing the documents cited in the JPO office actions or UKIPO office actions is attached.

Copies of all documents are attached except for U.S. patents or U.S. patent application publications.

(Page 1 of 2)

This collection of information is required by 35 U.S.C. 119, 37 CFR 1.55, and 37 CFR 1.102(d). The information is required to obtain or retain a benefit by the public, which is to file (and by the USPTO to process) an application. Confidentiality is governed by 35 U.S.C. 122 and 37 CFR 1.11 and 1.14. This collection is estimated to take 2 hours to complete, including gathering, preparing, and submitting the completed application form to the USPTO. Time will vary depending upon the individual case. Any comments on the amount of time you require to complete this form and/or suggestions for reducing this burden should be sent to the Chief Information Officer, U.S. Patent and Trademark Office, U.S. Department of Commerce, P.O. Box 1450, Alexandria, VA 22313-1450. DO NOT SEND FEES OR COMPLETED FORMS TO THIS ADDRESS. FAX COMPLETED FORMS TO: Office of the Commissioner for Patents at 671-273-0125, Attention: MagdaLen GreenlieF.

PTO/SB/20 (09-07)

Approved for use through 12/31/2008. OMB 0851-0058

U.S. Patent and Trademark Office; U.S. DEPARTMENT OF COMMERCE

Under the Paperwork Reduction Act of 1995, no persons are required to respond to a collection of information unless it displays a valid OMB control number.

**REQUEST FOR PARTICIPATION IN THE PATENT PROSECUTION HIGHWAY (PPH) PILOT PROGRAM
BETWEEN THE (1) JPO OR (2) UKIPO, AND THE USPTO**
(continued)

 Application No.: 10/723,749 First Named Inventor: Kaburagi
II. Claims Correspondence Table:

| Claims in US Application | Patentable Claims in JP/UKIPO Application | Explanation regarding the correspondence |
|-------------------------------|---|--|
| SEE ATTACHED APPENDIX A | | |

III. All the claims in the US application sufficiently correspond to the patentable/allowable claims in the JPO or UKIPO application.
IV. Payment of Fees:
 The Commissioner is hereby authorized to charge the petition fee under 37 CFR 1.17(h) as required by 37 CFR 1.102(d) to ☒ Deposit Account No. 502456.

☐ Credit Card. Credit Card Payment Form (PTO-2038) is attached.

| | |
|--|-----------------------------------|
| Signature <u>Jason Truong</u> | Date <u>9/13/2007</u> |
| Name (Print/Typed) <u>Jason Truong</u> | Registration Number <u>53,704</u> |

APPENDIX A
CLAIMS CORRESPONDENCE TABLE

CFA00020US

| Patentable claims in JPO | Claims in USPTO | Comment |
|--------------------------|-----------------|-----------------------|
| 1 | 1 | Both claims are same. |
| 2 | 2 | Both claims are same. |
| 3 | 3 | Both claims are same. |
| 4 | 4 | Both claims are same. |
| 5 | 5 | Both claims are same. |
| 6 | 6 | Both claims are same. |
| 7 | 7 | Both claims are same. |
| 8 | 8 | Both claims are same. |
| 9 | 9 | Both claims are same. |
| 10 | 10 | Both claims are same. |
| 11 | 11 | Both claims are same. |
| 12 | 12 | Both claims are same. |
| 13 | 13 | Both claims are same. |
| 14 | 14 | Both claims are same. |
| 15 | 15 | Both claims are same. |
| 16 | 16 | Both claims are same. |
| 17 | 17 | Both claims are same. |
| 18 | 18 | Both claims are same. |
| 19 | 19 | Both claims are same. |
| 20 | 20 | Both claims are same. |
| 21 | 21 | Both claims are same. |

APPENDIX B
VERIFIED TRANSLATION OF DOCUMENTS CONCERNING JAPANESE PATENT
APPLICATION

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re PATENT APPLICATION of

Inventors: Hiroshi KABURAGI

Application No. 10/723,749

Title: IMAGE PROCESSING APPARATUS AND IMAGE PROCESSING METHOD

VERIFIED TRANSLATION OF DOCUMENTS CONCERNING JAPANESE PATENT APPLICATION

The undersigned, of the below address, hereby certifies that she well knows both the English and Japanese Languages, and that the attached are accurate translations of the documents listed below concerning Japanese Patent Application No. 2003-367683:

Amendment

Final Claims

Signed this 3rd day of September, 2007Signature: 

Name: Kyoko FUJIMOTO

Address: 1086-79, Komiyamachi, Hachioji-shi,
Tokyo, 192-0031 Japan

APPENDIX C

**CLAIMS WHICH WERE DETERMINED TO BE PATENTABLE BY THE JPO AND
DECISION TO GRANT A PATENT IN THE ABOVE-IDENTIFIED APPLICATION AND
ENGLISH TRANSLATIONS OF THE DOCUMENTS**

Japanese Patent No. 3950839

[Claims]

[Claim 1]

An image processing apparatus for converting first image data of a first resolution N to second image data of a second resolution M, which is lower than the first resolution N, so as to output the second image data, the apparatus comprising:

a processing unit for determining the position of a target pixel in the first image data in accordance with the ratio of the second resolution M to the first resolution N, and generating and outputting a plurality of pixel values based on values of pixels in an area defined by the target pixel;

a selection signal generating unit for generating a selection signal in accordance with a value based on the target pixel and an attribute signal representing the attribute of the target pixel; and

an output unit for selecting one of the plurality of pixel values generated by the processing unit by using the generated selection signal so as to output the selected value as the second image data.

[Claim 2]

The image processing apparatus according to claim 1,

wherein the processing unit performs a process of detecting a maximum pixel value from among the pixels in the area defined by the target pixel, a process of performing a product-sum operation by using each of the pixels in the area defined by the target pixel, and a process of outputting a value of the target pixel in the area defined by the target pixel.

[Claim 3]

The image processing apparatus according to claim 2, wherein, in the process of the product-sum operation, a plurality of product-sum operation values are output by using a plurality of masks, each mask having an arbitrary weighting coefficient.

[Claim 4]

The image processing apparatus according to claim 2, wherein the process of detecting the maximum pixel value comprises detecting a maximum pixel value of each of a plurality of areas of different sizes defined by the target pixel.

[Claim 5]

The image processing apparatus according to claim 1, further comprising an attribute signal converting unit, wherein the attribute signal used for generating the selection signal by the selection signal generating unit is obtained by converting an input attribute signal of the

first resolution N to an attribute signal of the second resolution M by the attribute signal converting unit.

[Claim 6]

The image processing apparatus according to claim 5, wherein the attribute signal converting unit converts the input attribute signal of the first resolution N to a signal of a resolution between the first resolution N and the second resolution M, and then converts the signal to the attribute signal of the second resolution M.

[Claim 7]

The image processing apparatus according to claim 5, further comprising an area determining unit for determining one of a plurality of areas based on the converted attribute signal of the second resolution M, wherein the area determining unit selects one of the plurality of areas, determines the position of a pixel having a maximum signal value in the area based on predetermined precedence, and outputs the sum of pixel values in the selected area.

[Claim 8]

The image processing apparatus according to claim 7, further comprising:

a minor image signal generating unit for performing a process of detecting a minor image in the area and generating a signal determining the presence/absence of the minor image; and

an attribute signal selecting unit for performing a process of selecting the attribute signal of the first resolution M at an arbitrary position in accordance with information of the determined pixel position in the area.
[Claim 9]

The image processing apparatus according to claim 8, further comprising a unit for generating the attribute signal used in the selection signal generating unit based on a coupled value of the sum of pixel values in the area selected by the area determining unit and the value of the minor image signal.
[Claim 10]

An image processing apparatus for converting first image data of a first resolution N to second image data of a second resolution M, which is lower than the first resolution N, so as to output the second image data, the apparatus comprising:

a processing unit for determining the position of a target pixel in the first image data in accordance with the ratio of the second resolution M to the first resolution N, and generating and outputting a plurality of pixel values based on values of pixels in an area defined by the target pixel;

a selection signal generating unit for generating a selection signal in accordance with the value based on the

target pixel and an attribute signal representing the attribute of the target pixel; and

an output unit for selecting one of the plurality of pixel values generated by the processing unit by using the generated selection signal so as to output the selected value as the second image data,

wherein selection of the plurality of pixel values generated by the processing unit is switched in accordance with whether or not the attribute signal indicates the presence/absence of a minor image in the area.

[Claim 11]

The image processing apparatus according to claim 10, wherein, when the attribute signal indicates the presence of the minor image in the predetermined area, a pixel value selected by the selection signal is the value of the target pixel.

[Claim 12]

An image processing method for converting first image data of a first resolution N to second image data of a second resolution M, which is lower than the first resolution N, so as to output the second image data, the method comprising:

a processing step of determining the position of a target pixel in the first image data in accordance with the ratio of the second resolution M to the first resolution N,

and generating and outputting a plurality of pixel values based on values of pixels in an area defined by the target pixel;

a selection signal generating step of generating a selection signal in accordance with a value based on the target pixel and an attribute signal representing the attribute of the target pixel; and

an output step of selecting one of the plurality of pixel values generated in the processing step by using the generated selection signal so as to output the selected value as the second image data.

[Claim 13]

The image processing method according to claim 12, wherein the processing step performs a process of detecting a maximum pixel value from among the pixels in the area defined by the target pixel, a process of performing a product-sum operation by using each of the pixels in the area defined by the target pixel, and a process of outputting a value of the target pixel in the area defined by the target pixel.

[Claim 14]

The image processing method according to claim 13, wherein, in the process of the product-sum operation, a plurality of product-sum operation values are output by using a plurality of masks, each mask having an arbitrary

weighting coefficient.

[Claim 15]

The image processing method according to claim 13, wherein the process of detecting the maximum pixel value comprises detecting a maximum pixel value of each of a plurality of areas of different sizes defined by the target pixel.

[Claim 16]

The image processing method according to claim 12, further comprising an attribute signal converting step of converting the attribute signal, wherein the attribute signal used for generating the selection signal in the selection signal generating step is obtained by converting an input attribute signal of the first resolution N to an attribute signal of the second resolution M in the attribute signal converting step.

[Claim 17]

The image processing method according to claim 16, wherein, in the attribute signal converting step, the input attribute signal of the first resolution N is converted to a signal of a resolution between the first resolution N and the second resolution M, and is then converted to the attribute signal of the second resolution M.

[Claim 18]

The image processing method according to claim 16,

further comprising an area determining step of determining one of a plurality of areas based on the converted attribute signal of the second resolution M, wherein, in the area determining step, one of the plurality of areas is selected, the position of a pixel having a maximum signal value in the area is determined based on predetermined precedence, and the sum of pixel values in the selected area is output.

[Claim 19]

The image processing method according to claim 18, further comprising:

a minor image signal generating step of performing a process of detecting a minor image in the area and generating a signal determining the presence/absence of the minor image; and

an attribute signal selecting step of performing a process of selecting the attribute signal of the first resolution M at an arbitrary position in accordance with information of the determined pixel position in the area.

[Claim 20]

The image processing method according to claim 19, further comprising a step of generating the attribute signal used in the selection signal generating step based on a coupled value of the sum of pixel values in the area selected in the area determining step and the value of the minor image signal.

[Claim 21]

An image processing method for converting first image data of a first resolution N to second image data of a second resolution M , which is lower than the first resolution N , so as to output the second image data, the method comprising:

a processing step of determining the position of a target pixel in the first image data in accordance with the ratio of the second resolution M to the first resolution N , and generating and outputting a plurality of pixel values based on values of pixels in an area defined by the target pixel;

a selection signal generating step of generating a selection signal in accordance with the value based on the target pixel and an attribute signal representing the attribute of the target pixel; and

an output step of selecting one of the plurality of pixel values generated in the processing step by using the generated selection signal so as to output the selected value as the second image data,

wherein selection of the plurality of pixel values generated in the processing step is switched in accordance with whether or not the attribute signal indicates the presence/absence of a minor image in the predetermined area.

[Claim 22]

The image processing method according to claim 21, wherein, when the attribute signal indicates the presence of the minor image in the predetermined area, a pixel value selected by the selection signal is the value of the target pixel.

JP 3950839 B2 2007.8.1

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第3950839号
(P3950839)

(45) 発行日 平成19年8月1日(2007.8.1)

(24) 登録日 平成19年4月27日(2007.4.27)

(51) Int. Cl.

F I

H04N 1/387 (2006.01)
G06T 3/40 (2006.01)H04N 1/387 1 0 1
G06T 3/40 C

請求項の数 22 (全 25 頁)

| | | | |
|--------------|-------------------------------|-----------|---------------------|
| (21) 出願番号 | 特願2003-367683 (P2003-367683) | (73) 特許権者 | 000001007 |
| (22) 出願日 | 平成15年10月28日(2003.10.28) | | キヤノン株式会社 |
| (65) 公開番号 | 特開2004-201283 (P2004-201283A) | | 東京都大田区下丸子3丁目30番2号 |
| (43) 公開日 | 平成16年7月15日(2004.7.15) | (74) 代理人 | 100076428 |
| 審査請求日 | 平成17年8月26日(2005.8.26) | | 弁理士 大塚 康徳 |
| (31) 優先権主張番号 | 特願2002-352879 (P2002-352879) | (74) 代理人 | 100112508 |
| (32) 優先日 | 平成14年12月4日(2002.12.4) | | 弁理士 高柳 司郎 |
| (33) 優先権主張国 | 日本国(JP) | (74) 代理人 | 100115071 |
| | | | 弁理士 大塚 康弘 |
| | | (74) 代理人 | 100116894 |
| | | | 弁理士 木村 秀二 |
| | | (72) 発明者 | 蕨木 浩 |
| | | | 東京都大田区下丸子3丁目30番2号 キ |
| | | | ヤノン株式会社内 |

最終頁に続く

(54) 【発明の名称】 画像処理装置及び画像処理方法

(57) 【特許請求の範囲】

【請求項1】

第1の解像度Nを有する第1の画像データを、前記第1の解像度Nより低い第2の解像度Mを有する第2の画像データに変換して出力する画像処理装置であって、

前記第1の解像度Nに対する前記第2の解像度Mの比率に応じて、前記第1の画像データにおける注目画素の位置を決定し、前記注目画素により決定される領域内の画素値に基づいて複数の画素値を生成し、出力する処理手段と、

前記注目画素に基づく値と、前記注目画素に関する属性を表す属性信号とに応じて選択信号を生成する選択信号生成手段と、

前記処理手段によって生成された前記複数の画素値を、前記生成された選択信号を用いて選択し、前記第2の画像データとして出力する出力手段と、
を有することを特徴とする画像処理装置。 10

【請求項2】

前記処理手段は、前記注目画素により決定される前記領域内の画素のうち最大画素値を検出する処理と、前記注目画素により決定される前記領域内の各画素の積和演算を行う処理と、前記注目画素により決定される前記領域内の注目画素値を出力する処理を行うことを特徴とする請求項1に記載の画像処理装置。

【請求項3】

前記積和演算処理は、それぞれ任意の重み係数を有する複数のマスクを用いて、複数の積和演算値を出力することを特徴とする請求項2に記載の画像処理装置。 20

(2)

JP 3950839 B2 2007.8.1

【請求項4】

前記最大画素値を検出する処理は、前記注目画素により決定される複数のサイズの領域内におけるそれぞれの最大画素値を検出することを特徴とする請求項2に記載の画像処理装置。

【請求項5】

属性信号変換手段を有し、前記選択信号生成手段での選択信号の生成に用いられる前記属性信号は、入力された前記第1の解像度Nの属性信号を、前記属性信号変換手段により前記第2の解像度Mの属性信号に変換したものであることを特徴とする請求項1に記載の画像処理装置。

【請求項6】

前記属性信号変換手段は、入力された前記第1の解像度Nの属性信号を前記第2の解像度Mの属性信号に変換する前に、前記第1の解像度Nと前記第2の解像度Mの間の解像度の信号に一度変換する処理を行うことを特徴とする請求項5に記載の画像処理装置。

【請求項7】

前記第2の解像度Mに変換された属性信号に基づいて、複数の領域から1つを判定する領域判定手段を有し、前記領域判定手段は複数の領域から1つを選択し、当該領域内における信号の最大値を有する画素位置を、予め定められた優先順位に基づいて決定し、かつ前記選択された領域内の画素値の和を出力することを特徴とする請求項5に記載の画像処理装置。

【請求項8】

前記領域内の小画像を検出する処理を実行し、小画像の有無を判定する信号を生成する小画像信号生成手段と、前記領域内の決定された画素位置の情報に応じて、任意の位置の第1の解像度Mの属性信号を選択する処理を行う属性信号選択手段とを有することを特徴とする請求項7に記載の画像処理装置。

【請求項9】

前記領域判定手段で選択された領域内の画素値の和の値と、前記小画像信号の信号値とを結合した値に基づいて、前記選択信号生成手段で用いられる前記属性信号を生成する手段とを有することを特徴とする請求項8に記載の画像処理装置。

【請求項10】

第1の解像度Nを有する第1の画像データを、前記第1の解像度Nより低い第2の解像度Mを有する第2の画像データに変換して出力する画像処理装置であって、

前記第1の解像度Nに対する前記第2の解像度Mの比率に応じて、前記第1の画像データにおける注目画素の位置を決定し、前記注目画素により決定される領域内の画素値に基づいて複数の画素値を生成し、出力する処理手段と、前記注目画素に基づく値と、前記注目画素に関する属性を表す属性信号とに応じて選択信号を生成する選択信号生成手段と、を有し、

前記処理手段によって生成された前記複数の画素値を、前記生成された選択信号を用いて選択し、前記第2の画像データとして出力する出力手段と、を有し、前記属性信号が前記領域内に小画像が存在することを示すか否かに応じて、前記処理手段によって生成された前記複数の画素値の選択を切り換えることを特徴とする画像処理装置。

【請求項11】

前記属性信号が前記所定の領域内に小画像が存在することを示す場合、前記選択信号によって選択される画素値は前記注目画素の画素値であることを特徴とする請求項10に記載の画像処理装置。

【請求項12】

第1の解像度Nを有する第1の画像データを、前記第1の解像度Nより低い第2の解像度Mを有する第2の画像データに変換して出力する画像処理方法であって、

前記第1の解像度Nに対する前記第2の解像度Mの比率に応じて、前記第1の画像デー

10

20

30

40

50

(3)

JP 3950839 B2 2007.8.1

タにおける注目画素の位置を決定し、前記注目画素により決定される領域内の画素値に基づいて複数の画素値を生成し、出力する処理ステップと、前記注目画素に基づく値と、前記注目画素に関する属性を表す属性信号とに基づいて選択信号を生成する選択信号生成ステップと、

前記処理ステップで生成された前記複数の画素値を、前記生成された選択信号を用いて選択し、前記第2の画像データとして出力する出力ステップと、有することを特徴とする画像処理方法。

【請求項13】

前記処理ステップは、前記注目画素により決定される前記領域内の画素のうち最大画素値を検出する処理と、前記注目画素により決定される前記領域内の各画素の積和演算を行う処理と、前記注目画素により決定される前記領域内の注目画素値を出力する処理を行うことを特徴とする請求項12に記載の画像処理方法。

【請求項14】

前記積和演算処理は、それぞれ任意の重み係数を有する複数のマスクを用いて、複数の積和演算値を出力することを特徴とする請求項13に記載の画像処理方法。

【請求項15】

前記最大画素値を検出する処理は、前記注目画素により決定される複数のサイズの領域内におけるそれぞれの最大画素値を検出することを特徴とする請求項13に記載の画像処理方法。

【請求項16】

属性信号を変換する属性信号変換ステップを有し、前記選択信号生成ステップでの選択信号の生成に用いられる前記属性信号は、入力された前記第1の解像度Nの属性信号が、前記属性信号変換ステップにおいて前記第2の解像度Mの属性信号に変換されたものであることを特徴とする請求項12に記載の画像処理方法。

【請求項17】

前記属性信号変換ステップでは、入力された前記第1の解像度Nの属性信号を前記第2の解像度Mの属性信号に変換する前に、前記第1の解像度Nと前記第2の解像度Mの間の解像度の信号に一度変換する処理を行うことを特徴とする請求項16に記載の画像処理方法。

【請求項18】

前記第2の解像度Mに変換された属性信号に基づいて、複数の領域から1つを判定する領域判定ステップを有し、前記領域判定ステップは複数の領域から1つを選択し、当該領域内における信号の最大値を有する画素位置を、予め定められた優先順位に基づいて決定し、かつ前記選択された領域内の画素値の和を出力することを特徴とする請求項16に記載の画像処理方法。

【請求項19】

前記領域内の小径画像を検出する処理を実行し、小径画像の有無を判定する信号を生成する小径画像信号生成ステップと、前記領域内の決定された画素位置の情報に応じて、任意の位置の第1の解像度Mの属性信号を選択する処理を行う属性信号選択ステップと、有することを特徴とする請求項18に記載の画像処理方法。

【請求項20】

前記領域判定ステップで選択された領域内の画素値の和の値と、前記小径画像信号の信号値とを結合した値に基づいて、前記選択信号生成ステップで用いられる前記属性信号を生成するステップと、有することを特徴とする請求項19に記載の画像処理方法。

【請求項21】

第1の解像度Nを有する第1の画像データを、前記第1の解像度Nより低い第2の解像度Mを有する第2の画像データに変換して出力する画像処理方法であって、

前記第1の解像度Nに対する前記第2の解像度Mの比率に応じて、前記第1の画像データにおける注目画素の位置を決定し、前記注目画素により決定される領域内の画素値に基づ

10

20

30

40

50

(4)

JP 3950839 B2 2007.8.1

づいて複数の画素値を生成し、出力する処理ステップと、

前記注目画素に基づく値と、前記注目画素に関する属性を変ず属性信号に基づいて選択信号を生成する選択信号生成ステップと、

前記処理ステップで生成された前記複数の画素値を、前記生成された選択信号を用いて選択し、前記第2の画像データとして出力する出力ステップと、を有し、

前記属性信号が前記所定の領域内に小体画像が存在することを示すか否かに応じて、前記処理ステップで生成された前記複数の画素値の選択を切り換えることを特徴とする画像処理方法。

【請求項22】

前記属性信号が前記所定の領域内に小体画像が存在することを示す場合、前記選択信号によって選択される画素値は前記注目画素の画素値であることを特徴とする請求項21に記載の画像処理方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は高解像度の画像信号を低い解像度の画像出力装置において出力するための解像度変換処理を行う画像処理装置および画像処理方法に関する。

【背景技術】

【0002】

従来からプリンタや複写機、MFP(Multi Function Peripheral)などの画像処理では、PD 1 (Page Description Language:ページ記述言語) 信号を装置のコントローラ内でビットマップデータに展開していた。該ビットマップデータの出力は展開された解像度と等しい解像度で行われていた。例えば、600dpiで展開されたデータは、600dpiのプリンタで出力していた。

【0003】

また、すでにビットマップデータに展開された信号をコントローラが受信した場合でも、受信したビットマップデータの解像度と同じ解像度で出力していた。あるいは、PDL信号のビットマップ展開速度を上げるために、例えば、300dpiで展開し、2倍に拡大した後、600dpiのプリンタで出力する構成も存在していた。

【0004】

これらは即ち、プリンタの印刷能力である印刷解像度と同等もしくは印刷解像度以下の解像度で展開、もしくは受信をおこなっているものであった。その為、プリンタが有する解像度以上の画質を表現することは難しかった。

【0005】

その一方、プリンタの印刷解像度より高い解像度でPDLデータのビットマップ展開を行い、プリンタで出力する構成も一部で提案されていた。それは、例えば、PDLデータを1200dpiのビットマップデータへ展開し、展開された各画素をスポット多重化技術を用いて、600dpiのプリンタで出力する構成である。これは、600dpiのプリンタでありながら、1200dpi相当の画質が表現できる特徴がある(例えば、特許文献1を参照)。(また、入力された印刷データを基本セル内で複数のドットを形成するようにパルス幅を要調することで、スポット多重化を実現している技術もあった(例えば、特許文献2や特許文献3を参照。))

【特許文献1】特表平06-504004号公報

【特許文献2】特表平05-500443号公報

【特許文献3】特開平04-336859号公報

【発明の開示】

【発明が解決しようとする課題】

【0006】

当然ながら、上述の構成ではコントローラ内で高解像度のデータを展開処理する必要がある。例えば、1200dpiで展開された信号は、1(A)圧縮→(B)スプーリング→(C)展開→

10

20

30

40

50

(5)

JP 3950839 B2 2007.8.1

(D)画像処理「プリンタ出力(600dpi化した後に出力)」という流れで出力されることになる。つまり、1200dpiのデータを(A)圧縮、(B)スプール、(C)展開する必要があるため、コントローラは600dpiデータを処理するために必要なスベックの4倍ものスベックが要求されることになっていた。

【0007】

また、(D)画像処理でも課題が生じていた。例えば、ラインメモリを必要とする処理では600dpiデータを処理するのと比べ、1200dpiのデータでは2倍の容量のラインメモリが必要になってしまう。上記のような影響のある画像処理のひとつに、例えば、誤差拡散の処理がある。誤差拡散の処理を行うには入力された画像データの数ラインの誤差を保持する必要がある。その為、データが600dpiから1200dpiになると、主走査(X方向)のメモリだけでも2倍の容量が必要になってしまう。

【0008】

つまり、上述した構成を採用する場合、600dpiの処理速度と同等の速度で1200dpiの処理が可能のように構成すると、コントローラのハードウェアの能力を高める必要が生じ、製品のコストが増加する。反対に、600dpiでの処理を前提としたスベックで1200dpiのデータを処理すると、処理速度が低下するか、場合によっては処理が不能となることが考えられ、製品化は現実的ではない。

【0009】

さらに、スポット多重化技術を用いた解像度変換処理を行う場合は、コントローラが電子写真方式の画像出力装置に画像データを出力する際、電子写真方式特有の非線形特性に対応した画像処理を実行することができなかった。何故ならば、スポット多重技術を用いた場合、一律にプリンタエンジン側(レーザコントローラ側)で600dpiに変換するしかなかったためである。ここでいう一律に変換とは、予め決められた任意の重み付け係数を用いて積和演算処理をおこなうことである。つまり、予め決められた係数が人力倍率レベルによらず一定であることから、一律な変換処理となっている。

【課題を解決するための手段】

【0010】

本発明は、解像度を低下させる処理を行う場合でも、画像に対する解像度変換処理の影響を抑え、かつプリンタやコントローラ処理への負荷を抑えて、高精細な画像出力を行うことを目的とし、第1の解像度Nを有する第1の画像データを、前記第1の解像度Nより低い第2の解像度Mを有する第2の画像データに変換して出力する画像処理装置であって、前記第1の解像度Nに対する前記第2の解像度Mの比率に応じて、前記第1の画像データにおける注目画素の位置を決定し、前記注目画素により決定される領域内の画素値に基づいて複数の画素値を生成し、出力する処理手段と、前記注目画素に基づき値と、前記注目画素に関する属性を表す属性情報とに応じて選択信号を生成する選択信号生成手段と、前記処理手段によって生成された前記複数の画素値を、前記生成された選択信号を用いて選択し、前記第2の画像データとして出力する出力手段と、を有するものである。

【発明の効果】

【0011】

本発明によって、画像データの解像度を低下させる処理を行う場合でも、画像データに対する解像度変換処理の影響を抑え、かつプリンタやコントローラ処理への負荷を抑えて、高精細な画像データの出力を行うことが可能となる。

【発明を実施するための最良の形態】

【0012】

本発明は、第1の解像度N(例えば1200dpi)を有する第1のデジタル信号を、第1の解像度Nより低い第2の解像度M(例えば600dpi)の第2のデジタル信号に変換する画像処理装置において、解像度Nに対する解像度Mの比率に応じて、第1のデジタル信号の第1の画像信号における注目画素の位置を決定し、注目画素により決定される所定の領域内の画素値を利用して演算を行い、注目画素の値と注目画素に関する属性を表す属性信号に応じて選択信号を生成し、生成された選択信号を利用して演算結果を選択して第

(6)

JP 3950839 B2 2007.8.1

2 のデジタル信号を出力する技術に関するものである。

【0013】

また、本発明の画像処理装置においては、注目画素の濃度レベルを設定可能とし、設定された濃度レベルに応じて選択信号を生成することと特徴とする。さらに、注目画素の属性信号は、第1のデジタル信号の第1の属性信号のうち注目画素により決定される所定の領域内に属する信号に基づいて決定された解像度Mを有する第2の属性信号であることを特徴とする。

【0014】

このような本発明は、添付する図面に記載の構成において、以下に説明する第1及び第2の実施例に対応して実施可能である。

【実施例1】

【0015】

以下、本発明にかかる実施形態を、図面を参照しながら説明する。ここでは、好ましい実施形態として、電子写真方式の技術を用いたMFPで説明することとする。

【0016】

「MFP全体構成」

図2は本実施形態で用いたMFPの機械的構成を示す概略断面図である。図面に示したように、MFPは機械的構成としてカラスキヤナ部Aとプリンタ部Bとからなる。

【0017】

まず、カラスキヤナ部Aを説明する。原稿給送装置201Aは、原稿を最終日から順に1枚ずつプラテンガラス202A上へ給送する。そして、原稿の読み取り動作終了後、プラテンガラス202A上の原稿を排出するものである。原稿がプラテンガラス202A上に搬送されると、ランプ203Aを点灯し、このランプ203Aを搭載したスキャナユニット204Aの移動をおこない、原稿を露光走査する。走査による原稿からの反射光は、ミラー205A、206A、207Aおよびレンズ208AによってCCDカラーイメージセンサ（以下、単に「CCD」という）209Aへ導かれる。そして、CCD209Aに入射した反射光は、R、G、Bの3色に色分解され色毎の輝度信号として読み取られる。さらに、CCD209Aから出力される輝度信号はA/D変換によってデジタル信号の画像データとして画像処理部304（図3参照）に入力し、シェーディング補正、階調補正、2値化などの周知の画像処理が施された後、プリンタ部B（305）へ搬送される。

【0018】

続いて、プリンタ部Bを説明する。レーザドライバ221Bは、レーザ発光部201Bを駆動するものであり、画像処理部304から出力された色毎の画像データに応じたレーザ光をレーザ発光部201Bによって発光させる。このレーザ光は感光ドラム202Bに照射され、感光ドラム202Bの表面には潜像が形成される。そして、この感光ドラム202Bの潜像の部分には現像器203Bによって現像剤であるトナーが付着する。なお、図2では、現像器は、図示の簡略化のため、唯一つのみを示しているが、C、M、Y、Kの色毎にトナーが用意され、それに応じて4つの現像器またはそれ以上の数を設けていてもよい。また、以上の構成の代わりに感光ドラムや現像器等を色毎に4組またはそれ以上設ける構成であってもよい。

【0019】

上述のレーザ光の照射開始と同期したタイミングで、カセット204Bまたはカセット205Bのいずれから記録紙が給送され、転写部206Bへ搬送される。これにより、感光ドラム202Bに付着した現像剤を記録紙に転写することができる。現像剤が転写された記録紙は、定着部207Bに搬送され、定着部207Bの熱と圧力により現像剤の記録紙への定着が行われる。そして、定着部207Bを通過した記録紙は排出ローラ208Bによって装置外部に排出され、ソック220Bはこの排出された記録紙をそれぞれ所定のビンに収納して記録紙の仕分けを行う。

【0020】

10

20

30

40

50

(7)

JP 3950839 B2 2007.8.1

なお、仕分けが設定されていない場合、ソータス２０８は最上位のビンに記録紙を収納する。また、両面記録が設定されている場合は、排出ローラ２０８Ｂのところまで記録紙を搬送した後、排出ローラ２０８Ｂの回転方向を逆転させ、フラップ２０９Ｂによって再給紙搬送路へ導く。多重記録が設定されている場合は、記録紙を排出ローラ２０８Ｂまで搬送しないようにフラップ２０９Ｂによって再給紙搬送路２１０Ｂへ導く。再給紙搬送路へ導かれた記録紙は上述したタイミングで転写部２０６Ｂへ送られる。なお、色厚の画像および現像の処理や定着は、上述の記録紙搬送機構を用いて、潜像形成等を４回分繰り返すことによって実現することは周知の通りである。

【００２１】

３１４はネットワークケーブルである。これは一般的にイーサネット（登録商標）と呼ばれるシステムを用いている。無論、本発明はネットワークケーブルを用いた有線ネットワークに限定されるものではなく、無線を用いても同様な環境構築ができることは言うまでもない。

【００２２】

プリンタ部Ｂはこのようなネットワークケーブルを介し、ＰＣ上からＰＤＬ信号や画像ビットマップ信号を受信し、前述したプリンタエンジンで出力することが可能な構成となっている。

【００２３】

【システム構成ブロック図】

次に図２で説明したＭＦＰの電氣的な処理概要を、図３を用いて説明する。画像読み取り部３００は、レンズ３０１、ＣＣＤセンサー３０２、アナログ信号処理部３０３等により構成される。レンズ３０１を介しＣＣＤセンサー３０２に結像された原稿画像３００が、ＣＣＤセンサー３０２によりアナログ電気信号に変換される。変換された画像情報は、アナログ信号処理部に入力され、サンプル&ホールド、ダークレベルの補正等が行われた後にアナログ・デジタル変換（Ａ／Ｄ変換）される。このようにして変換されたデジタル信号は、本発明の特徴的構成要素である画像処理部３０４に入力される。

【００２４】

また、画像処理部３０４には、上記の信号以外にネットワーク３１３を介して送られてくる信号も入力される。この信号は、ＰＣ３１５から送られてくるＰＳ（PostScript）やＬ１ＰＳといったＰＤＬ信号である。無論、ＰＤＬ信号は圧縮されている場合もある。その場合は、画像処理部３０４で伸長されることになる（伸長の構成は図示せず）。この画像処理部３０４は、前述した圧縮/伸張処理以外に、シェーディング補正、γ補正等の読み取り系で必要な補正処理や、スムージング処理、エッジ強調、などもおこなうことが可能である。それらの処理をおこなった後、画像信号をプリンタ３０５に出力する。

【００２５】

プリンタ３０５は、レーザ等からなる露光制御部（図示せず）、画像形成部（図示せず）、転写紙の搬送制御部（図示せず）等により構成され、入力された画像信号を転写紙上に記録する。

【００２６】

また、ＣＰＵ回路部３１０は、ＣＰＵ３０６、ＲＯＭ３０７、ＲＡＭ３０８等により構成され、画像読み取り部３００、画像処理部３０４、プリンタ部３０５、操作部３１３等を制御し、本装置のシーケンスを統括的に制御する。

【００２７】

操作部３１３には、ＲＡＭ３１１、ＲＯＭ３１２が予め用意されており、ＵＩ上に文字を表示したり、ユーザが設定した情報を記憶したりしておくことが可能となっている。

【００２８】

ユーザによって操作部３１３で設定された情報は、ＣＰＵ回路部３１０を介して、画像読み取り部３００、画像処理部３０４、プリンタ部３０５などに送られる構成となっている。

【００２９】

10

20

30

40

50

(8)

JP 3950839 B2 2007. 8. 1

【画像処理構成】

次に、図1を用いて本特許にかかわる画像処理部304について説明する。その前に、まず本実施形態における全体信号の流れについて説明しておく。

【0030】

本実施形態では、まず、図3に示したネットワークケーブル314を介して、PCより送られてきた信号を313で受信し、画像処理部304でPDL信号を展開する。つまり、PDL言語で書かれていた情報が、ビットマップのラスターデータにここで変換される。このとき、本実施形態では、PDL信号を画像処理部304で1200dpiの画像信号に展開していることを特徴としている。この展開法については、公知の技術な為、説明は省略する。

【0031】

そして、後述する手法により、1200dpiのデータを600dpiの信号に変換した後、プリンタ305へ出力する構成としている。この600dpiへの変換が本発明の特徴的技術であり、1200dpiの画像の位相情報を保持したまま、600dpiのデータに変換することを可能とする技術である。つまり、文字（フォント）やラインの比率（プロポーシオン）において、出力が600dpiであっても1200dpiの解像度レベルの表現力を有するように処理するものである。

【0032】

なお、本実施形態においては1200dpiから600dpiへの変換について説明しているが、1200dpiから600dpiへの要換は処理の一例として示すものであって、本発明を当該解像度における変換技術に限定する意図はない。よって、1200dpiよりも高い解像度から、600dpiよりも高い、又は低い解像度への変換、或いは、1200dpiより低い解像度から600dpiよりも高い、又は低い解像度への変換においても、本発明を適用可能であることは容易に理解されよう。

【0033】

以下、信号の変換技術について詳細に説明する。図1に示した112の1200dpi像域信号（Zsig.）と113の1200dpiデータとが入力信号であり、1200dpiにPDL展開された画像信号を表している。より具体的には113が画像信号であり、112がその画像に対応した像域信号である。像域信号とは、各画素毎に付与するものであり、該画素が、文字（フォント）、写真（グラフィック）、画像（イメージ）などのいずれに属するかという属性情報を表す識別信号である。

【0034】

詳細は後述するが図1の101が前述した像域信号変換部である。ここで1200dpi像域信号を600dpi像域信号に変換している。

【0035】

102及び111はセレクタであり、1200dpiの像域信号をそのまま出力するのか、101で変換した600dpi像域信号を出力するのかを、レジスタからのreg_throughで選択可能としている。103は画像信号変換部である。画像信号変換部103では1200dpiの画像信号を600dpiに変換している。以下に画像信号変換部103の詳細について説明する。

【0036】

【画像信号変換部】

104、110は、輝度濃度変換部である。1200dpiで展開処理された信号が輝度信号の場合は、輝度濃度変換部104、110において反転される。図5は輝度濃度変換部を説明するための入出力信号名を示したブロック図である。ここでは入力信号がbuffin、出力信号がInDataである。輝度濃度変換部104、110では、入力信号buffinが輝度信号の場合、レジスタ設定に基づいて入力される切替信号が1の場合は反転し、切替信号が0の場合は入力信号をそのまま出力する。ここで反転とは、8bit信号中の255が0になり、255が0になることを意味している。

【0037】

10

20

30

40

50

(9)

JP 3950839 B2 2007.8.1

105は、8bitのFIFOメモリである。後述する積和演算処理部106の為に2ライン遅延させている。これにより、最大3x3のマスキングサイズでの演算が可能となる。また、注目画素ラインの信号(B)は、107のL変換部に入力される。そして後述する処理により、3bitの信号に変換される。

【0038】

106は、前述した積和演算処理部である。積和演算処理部は8種類の処理をおこなっている。8種類の処理は、具体的には、3x3エリア中で最大値を検出する処理(No.0)と、2x2のエリア中で最大値を検出する処理(No.1)と、注目画素の値をそのまま出力する処理(No.2)と、それぞれ係数が異なる5種類の3x3のエリアで積和演算をおこなう処理(No.3-No.7)である。処理の詳細について図6を参照して説明する。

【0039】

まず、図6(a)が、積和演算処理部106のブロック全体を示したものである。入力信号InData(x)601はLine(A)602, Line(B)603, Line(C)604の3ラインの8bitであり、出力信号はOUT605の8bitである。図6(b)は注目画素609に対する、各エリアの範囲を説明した図である。この図は、注目画素609に対し3x3のエリア608と2x2のエリア607との位置関係がずれている様子を表している。

【0040】

図6(b)において注目画素609は斜線で特定される画素である。積和演算処理部106のブロックの移動(実際には、メモリ(レジスタ)上を物理的なブロックが移動するわけではなく、3x3のメモリ(レジスタ)に9画素が入力される処理を行うことになるが、ここではイメージの容易さを求め、このように表現する)は、注目画素609が主走査方向または副走査方向に1画素おきに選択されるように制御される。つまり、図6(b)において、開始点(0,0)の画素を3x3エリアにおける注目画素とした場合、3x3エリアの中心は注目画素と一致するように位置している。そして、3x3エリアの9画素を用いた積和演算処理がなされた後、3x3エリアの中心が開始点(0,0)から、例えば右方向(主走査方向)に2画素隣の位置の画素を注目画素とするように移動し、注目画素とその周囲の8画素を用いて積和演算処理を行うものである。なお、移動の方向は右方向に限定されるものではない。

【0041】

例えば1200dpiの画素に対して斜線で示したように1画素(主走査方向の場合)または1ライン(副走査方向の場合)おきに処理すると、実質的に画素を2画素について1画素ずつ間引く(除去すること)となり、主走査方向の画素数が1/2、副走査方向の画素数が1/2となる。結果として600dpiのデータに変換できることになる。但し、本発明では、単に2画素のうちの1画素を間引いているだけでないことは明らかである。また、どのような処理を行っているかは後述する。

【0042】

以下に各処理を順に説明していく。図1の106のNo.0に出力される3x3エリア中の最大値の検出処理では、図6(b)の注目画素を中心とする3x3エリアにおいて画素値を比較し、9個の画素のうち最大の画素値を検出している。同様にNo.1に出力される2x2エリア中の最大の画素値を検出する処理では、図6(b)の2x2エリアにおける最大画素値を検出している。

【0043】

また、No.2には、注目画素値がスルー出力される。つまり、Line(B)中にある注目画素の信号がスルーで出力されている。No.3の出力値は、3x3の範囲で行った積和演算結果である。この演算の詳細を、図6(c)を参照して説明する。図6(c)におけるマスキングレジスタ611中のa~iがそれぞれレジスタ設定値(各画素に掛ける重み係数)であり、それぞれ8bitの値が任意に設定されている。各レジスタ値とそれに対応するイメージデータ612の画素毎の入力信号xとを図6(c)に示す以下の式に基づいて積和演算する。

$$OUT = (a \times (i-1, j-1) + b \times (i, j-1) + c \times (i+1, j-1) + (d \times (i-1, j) + e \times (i, j) + f \times (i+1, j)))$$

10

20

30

40

50

(10)

JP 3950839 B2 2007.8.1

$$i(g * x(i-1, j+1) + (h * x(i, j+1) + (i * x(i+1, j+1))) > > 6 \text{ (式1)}。$$

【0044】

この演算では、各画素の入力信号 x と対応する位置のレジスタ設定値との積の9画素分の合計値を6bit右にシフトしている。このビットシフトは、該合計値を64で割るのと等価な処理である。この演算で得られた結果を最後に255でクリップしたものが最終結果となってNo.3から出力されることになる。

【0045】

図6(c)に示した式において、下線部はそれぞれ14ビットである。また、最終的に255でクリップされるので、出力0bitは8ビットデータである。以上においては3x3のエリアにおける積和演算を説明したが、a~iのレジスタ設定値のうち、a,b,c,d,gに0を設定すれば、2x2のエリアにおける積和演算が可能となることは明らかである。

【0046】

No.4、No.5、No.6、No.7では、それぞれ任意のマスキレジスタG11を利用してNo.3を出力するための演算と同様の演算を行う。ここで利用するマスキレジスタG11の設定値は各出力についてそれぞれ異なっても良いし、同じ値が設定されていても良い。

【0047】

これら係数の設定は、CPUを用いて予めレジスタに設定される構成となっている。本実施例で用いた設定値は、図18に示したようにそれぞれ異なる係数である。これら係数と係数位置に対応する入力画像信号とを積和演算する処理を各々でおこなっている。

【0048】

これらの係数は入力信号レベルによって、生成されるハーフドットをコントロールするものである。例えば、入力信号値が低いときは、積和演算によって、濃いドットに隣接するハーフドットが小さくなり過ぎないようにする為に、no3のような係数を用意してある。逆に入力信号値が高いときは、濃いドットに隣接するハーフドットが濃くなり過ぎないようにno7のような係数を用意してある。ここでいう入力信号とは、注目画素の値を3bitに変換した107の信号のことである。

【0049】

以上に説明した処理結果No.0~No.7は、図1の積和演算処理部106から各々出力され、後述する信号が入力されるセレクト109で選択される。つまり、本実施形態における画像処理部304では、各画素の特徴と画素値（画素の濃度レベル）に応じて最適な処理を画素ごとに切り替えることが可能な構成を有することの特徴としている。また、画像処理部304内で上記の処理をおこなうことで、電子写真の非線形特性を考慮した適応的な画像変換が可能となる。

【0050】

ここで図1の説明に戻る。107のL変換部は、図8に示すように、アドレス空間8bit、データ3bitのメモリで構成され、ライン(B)上の注目画素値8bitが人力される。そしてL変換部は3bitの信号を出力する。L変換部には一例として1X/52.31の値が設定されている。このXは注目画素値が代入されるもので、0~255のいずれかの値をとる。即ち、L変換部107では0~255のいずれかの注目画素値が上記式のXに人力され、3~7のいずれかの値が演算で得られる。この値は注目画素の濃度を反映する値である。なお、上記演算において発生する余りは切り捨てている。

【0051】

108のマスキ選択信号生成部は、前述したNo.0~No.7の積和演算結果を選択するための信号を生成している。処理の詳細を図7を参照して説明する。マスキ選択部108には、L変換部107からの出力信号1702と後述する像域信号変換部101からの出力sd701とが人力され、3bitの選択信号703が生成されてセレクト109に出力される。

【0052】

より具体的には、2bitのsd信号701の値に応じて、選択信号703を生成している

10

20

30

40

50

(11)

JP 3950839 B2 2007.8.1

。マスク選択信号生成部108からの出力703はセレクト109においてNo.0～No.7の出力を選択するための信号に利用される。よって、マスク選択信号は3bit(0～7)となり、sd信号701が0～2のいずれかの場合No.0～No.2を選択するための信号703を出力し、sd-3の場合は、1.1信号の値(即ち、注目画素の濃度値)に基づいて選択信号703を出力する。1.1信号は3bit信号であるが、上記のように1.1変換部107からの出力が3～7のいずれかであるから、No.3～No.7のいずれかを選択する選択信号703(3～7のいずれか)が出力されることになる。

【0053】

上述したマスク選択信号生成部108からの出力信号703のうちの3～7は、1200dpiの入力画像信号113の濃度値を参照して作成される為、入力信号値113の濃度に応じて最適な積和演算結果を選択できることを特徴としている。つまり、電子写真特有の非線形特性を考慮した積和演算結果を画素毎に選択することが可能となる。もちろん、インクジェットプリンタのようなインクの吐出によって画像を形成するプリンタにおける、インクのにじみを考慮した選択にも対応可能である。

【0054】

さらに、画像処理部304では後述する像域信号変換部101で生成されたsd信号701の値を利用して制御可能な為、文字部、小体文字(例えば4ポイント未満)、ライン部、イメージ部などで、任意に積和演算処理部106の結果を選択することも特徴としている。つまり、判読性を重視する小体文字と、プロポーシオンを重視する文字とで解像度変換処理を切り替えることが可能になるという効果がある。例えば4ポイント未満のような小体文字は、No.2の注目画素値を選択し、それ以外は、No.3～7の積和演算結果などを選択する等のような処理である。また、任意の像域のみ1200dpi画質にしたり、任意の濃度のみ1200dpi画質にしたりできるといった優れた効果を得ることもできる。

【0055】

以上説明したマスク選択信号生成部108から出力される選択信号を用いて、セレクト109で積和演算処理部106の8種類の出力を選択することで、1200dpiの画質を維持したまま、600dpiのデータに変換可能となる。これは、各画素の画素値(濃度値)と後述する画素毎の像域信号とを用いて、入力された1200dpiの各画素の特徴に応じた解像度変換処理を施すためである。

【0056】

前述した1200dpi相当の画質を維持した600dpiのデータは、輝度濃度変換部110やセレクト111を介してプリンタに送られ出力されることになる。よってプリンタが600dpiの出力解像度しかない場合であっても、本実施形態における処理を施したデータを出力する限り1200dpiとほぼ等価な品質を確保することができる。【像域信号変換部】

以下、像域信号変換部101について説明する。図4に像域信号変換部の全体ブロック図を示す。400は、8bitのFIFOメモリであり、前述のFIFOメモリ105と同様に2ライン遅延させている。これにより、後述する3x3の範囲での処理が可能となる。

【0057】

401、402、403の8/4変換部は、入力信号8bitを4bit信号に変換するための処理部である。8/4変換部401～403における処理の詳細を図9を参照して説明する。図9における(b)が8/4変換部の全体を表すブロック図であり、入力は8bitのindata901、出力は4bitのFTData907で表される。

【0058】

図9(a)は、8/4変換部の内部構成の一例を示す。A0、A1、A2、A3が、3ビットのビット選択レジスタ906であり、これにより指示されたビットが選択される構成となっている。より具体的には、入力信号の8bitのindata901について、ビット選択レジスタ906で指定された任意ビットに基づいて、4つのレジスタ902から905におい

10

20

30

40

50

(12)

JP 3950839 B2 2007.8.1

て各々が1ビットを選択するので、FTData907として4ビットの出力が得られることとなる。

【0059】

例えば、「00101000」の8bitデータがindata901として入力され、ビット選択レジスタ906のA3からの出力が「0101」の場合、8/1選択部902では3ビット1が選択されることとなり出力out3は0となる。他の8/1選択部903から905についても上記と同様にしてそれぞれ1ビットの出力が得られる。

【0060】

図4の説明に反る。404、405、406は信号を反転する処理を行う反転処理部である。ここでの反転処理とは、入力信号「1111」が「0000」として出力され、入力信号「1010」が「0101」として出力されるようなビット反転処理である。

【0061】

図10を参照して反転処理部404～406の詳細を説明する。(b)は反転処理部の全体を表すブロック図であり、図10(a)は反転処理部の内部構成の一例を表すブロック図である。レジスタA7(1006)は4ビットの選択信号であり、指定された任意ビットを反転することができる。

【0062】

具体的には、反転処理部は排他的論理和演算部1002～1005で構成され、各排他的論理和演算部は、レジスタA7(1006)と入力信号1001との排他的論理和演算を行い、1002はビット3、1003はビット2、1004はビット1、1005はビット0について演算結果を出力する。従って、レジスタA7が「1111」であれば、入力信号1001はビット3からビット0までが全て反転して出力され、「1000」であれば、ビット3のみが反転した出力が得られる。

【0063】

図4において、407、408、409の1/3変換部は、8ビットの像域信号を8/4変換部で変換した4ビット信号をもとに、3ビットの像域信号を新たに生成する処理をおこなっている。これは、入力される像域信号は本実施形態では8ビットであるため、様々な情報が含まれている。そこで8/4変換部で必要な情報である4ビットを選択し、選択した4ビットを最終的に3ビットに変換する方が、8ビットから直接3ビットに変換するよりも、遅延メモリ量などを削減することができ、コストダウンに有効であるためである。

【0064】

さて、図11を参照して4/3変換部における処理の詳細を説明する。図11(b)は、4/3変換部の全体を表すブロック図であり、図11(a)が4/3変換部の内部構成の一例を示す図である。まず、図11(b)は、4bitのinoutdata1101を入力し、3bitのinoutdata1102を出力する構成を示している。

【0065】

図11(a)は、当該処理をロジックで示したものであり、bit0～bit3が図11(b)に示すinoutdata1101に対応している。このinoutdata1101が前述した任意ビット選択後の像域信号である。また、bit0～bit2が図11(b)に示すinoutdata1102に対応しており、新たに生成された像域信号を表している。

【0066】

本実施形態で用いた1101の4ビットの各ビットの意味は、以下のとおりである。もちろんこれは一例であって、本発明はビット数や各ビットに対して設定した意味を以下に限定するものではない。

bit0 : ベクター(1)、非ベクター(0)

bit1 : 有彩色(1)、無彩色(0)

bit2 : 文字(1)、非文字(0)

bit3 : オブジェクト有(1)、オブジェクト無(0)

4/3変換部では、このような1101の信号に対して、図11(a)に示したレジスタAか

(13)

JP 3950839 B2 2007.8.1

らレジスタEまでの設定により、新たな像域番号を生成している。

【0067】

各レジスタについて説明すると、レジスタAがbit1の有彩色・無彩色信号を強制的に有彩色判定にするか否かの設定信号であり、レジスタBがbit2の文字・非文字信号を、そのまま使うか反転して使うか、又は強制的に文字判定に固定するかの設定信号であり、レジスタCが文字に関する像域判定を使うか又は強制的に1か0にするかの設定信号であり、レジスタDがグラフィックに関する像域判定を使うか否かの設定信号であり、レジスタEがイメージに関する像域判定を使うか否かの設定信号である。

【0068】

つまり、このようにして作成された新たな像域信号は、bit2がイメージに関する判定を表すビット、bit1がグラフィックに関する判定を表すビット、bit0がフォントに関する判定を表すビットとなる。

【0069】

本実施形態では、上述したbit2、bit1、bit0にイメージ、グラフィック、フォントの順で割り当てたが、これに限定したものではなく、フォント、イメージ、グラフィックなどの別な順でも良いことは言うまでもない。

【0070】

図4に示した410のエリア判定部では、2x2あるいは3x3の領域で以下に説明する処理を行う。処理の詳細を図12を参照して説明する。

【0071】

まず、図12(b)のブロック図は、エリア判定部410の全体を表すブロック図である。エリア判定部410に入力される信号は4/3変換部407~409より出力される各3bitのFTData信号の3ライン (Line(a)1207、Line(b)1208、Line(c)1209) であり、出力信号が4bitのarea1 (1211)、2bitのarea2 (1212) であることを示している。

【0072】

図12(a)は、2x2 (1201) と3x3 (1203) のエリアを表したものである。各エリアにおいて太枠で囲った部分が注目画素である。どちらのエリアを使うかは、不図示のレジスタTTの設定に基づいて決定される。また、図12(a)のFig2、Fig4に記載された0から8までの数値は、後述する処理する画素の優先順位を示したものであり、Fig1、Fig3に記載された0及び1の数値は、入力信号FTDataの値を表している。ここでは、0と1しか記していないが、FTDataは3bit信号なので、0~7までの信号がありうることは明らかである。

【0073】

図12(a)のFig2、Fig4に示した優先順位は、注目画素位置との距離によって決められている。例えば、Fig4に示した3x3の領域の場合は、注目画素位置の優先順位が一番高く、その周りの優先順位が順に低く設定されている。無論、本発明はこの順位に限定したものではなく、反時計回りの優先順位にしても問題ない。ここで重要なことは、注目画素の位置の優先順位がもっとも高く、その周囲の画素が注目画素から離れるに従って優先順位が低くなるということである。2x2のFig2の場合は、領域が狭いため、上述した説明が分かりにくいですが、そうした理由で優先順位が割り振られている。

【0074】

ところで、3x3や2x2のエリアで前述した処理をおこなうのは、例えば解像度を1200dpiから600dpiへ変換する場合、エリア内に任意の像域信号が存在するかを検出する必要があるためである。これにより、検出した信号に応じて、文字 (フォント) のみに本手続を適用する等の処理が可能となる。

【0075】

以下、処理の詳細について説明する。まず、レジスタTTが0に設定された場合には、2x2エリア1201が選択される。ここでは、優先順位1204に示す順番に基づいて入力信号FTDataの最大値を検出する処理を行う。そして、どの優先順位の位置で最大値が検

10

20

30

40

50

(14)

JP 3950839 B2 2007.8.1

出されたかをarea1 (1211)の信号として出力する。即ち、エリア1201において最大値を有する画素位置を決定する。また、area2信号1210は、4画素分の画素値の和(OR)が出力される構成となっている。

【0076】

次に、レジスタTTが1に設定された場合には、3x3エリア1202が選択されて処理されることになる。ここで行う処理は2x2エリア1201について行った処理と同様であるので詳細の説明は省略する。但し、参照する画素領域が3x3に広がったため、area1の信号も0~8となり出力ビット数は4bitになっていることに注意する必要がある。それ以外は、前述同様である。

【0077】

ところで、レジスタTTは固定値でも構わないが、入力データの文字・グラフィックなどの属性に応じてCPUを介して切り替えることも可能である。例えば、文字などの緻密なデータに対しては、変換後のデータが潰れないように2x2のエリアを選択し、グラフィックのラインや図形などには、3x3のエリアを選択するなどという使い方である。尚、エリア判定部410は、図1に示した積和演算処理部106と同様に、1画素または1ラインおきに処理することで、1200dpiデータを600dpiデータに変換している。但し単なる間引き処理を行っているのではなく、前述したようなマスク処理をおこなっている為、600dpi変換後のデータでも1200dpi相当の像域信号が表現できる。

【0078】

また、2400dpiデータを1200dpiデータに変換する場合も、上述した1画素または1ラインおきに処理することができるということは当然である。さらには、例えば2400dpiデータを600dpiデータに変換するような、解像度を1/4にするような変換処理を所望する場合は、マスクサイズを4x4または5x5とし、3画素おきまたは3ラインおきに処理を行う。そうすれば、上述したものと同様の処理で画質を極力保持し、かつ解像度が1/4の画像データを得ることができるということも当然理解できよう。

【0079】

さて、図4の8/1変換&ZSG選択処理部411は、エリア内の小径画像を検出する処理と、前述したarea1信号1211に応じて任意の位置の入力Data2を選択する処理とをおこなっている。このData2とは、1200dpiの入力像域信号である。ただし、3x3エリアなどの所定の領域内に属する像域信号のいずれかが小径文字等の所定の情報を示す場合には、このエリアにおける注口画素の像域信号を当該情報を表すものに変換する。

【0080】

以下、図13を参照して処理の詳細を説明する。図13(b)は、8/1変換&ZSG選択処理部411の全体を表すブロック図である。ここでは入力信号が1200dpiの8bit像域信号1301と、4bitのarea1信号1211であり、出力が1bitのpoint_fg1308信号と8bitのzs信号1309である。point_fg信号1308とは、小径画像がエリア内にあるか否かを示す信号であり、zs信号1309とは、area1信号1211により選択された像域信号である。

【0081】

図13(a)に示したブロック図は、図13(b)で説明したpoint_fg信号の生成部である。ここでは、まず3ラインで入力されたDataZ(1301)の1ラインについて、レジスタA4(1304)、レジスタA5(1305)によって任意ビットが選択される。本実施形態では、レジスタA4(1304)でbit4の小径フラグが選択され、レジスタA5(1305)でbit2の文字フラグが選択される。そして、ANDゲート1306において積算処理を行うことにより小径画像信号を生成する。

【0082】

同様な処理を他のラインに対しても行うことで、2x2もしくは3x3のエリアで小径画像信号を生成する。そしてこれらの信号をORゲート1308を介して和算処理することによって、point_fg信号1308を生成する。このエリアの選択は、前述と同様にレジスタTTに

10

20

30

40

50

(15)

JP 3950839 B2 2007.8.1

属について実行する。また、本実施形態では図13(a)に示すようにレジスタA8(1310)により、レジスタA4(1304)で選択された付与を反転することも可能であるが非反転のまま使用してもよい。

【0083】

次に、ZSG選択処理部におけるZSG信号の生成処理について説明する。ここでは、前述したarea1信号1211に応じて、任意位置の人力Data7信号を選択する処理を実行する。任意位置とは、図13(c)に示した優先順位1311における0~8の位置であり、中心(注目画素)がarea1信号1211の4ビットの0に対応し、それ以外の画素についても、各画素に割り当てられた数字がarea1信号1211のビット値に対応する。

【0084】

このようにarea1信号1211に応じたData7信号1301を選択することで、単に1200dpiから600dpiへ1画素及び1ラインの単純間引き処理をおこなうのではなく、各画素の像域信号と各画素の濃度レベルの特性に応じた解像度変換を行うことができる。

【0085】

図4における412はビット変換部である。このビット変換部412は、アドレス空間4ビット、データ2ビットのメモリで構成されている。処理の詳細な説明は略するが、本実施形態で用いたメモリデータについて図14を参照して概要を説明する。図14における機軸、bit3(1401)~bit0(1404)は、前述したエリア判定部410からの出力area2(1210)と8/1変換部・ZSG選択処理部411からの出力point_fg(1308)との結合値である。結合値とは、point_fg[3 downto 3] + area2[2 downto 0]の処理結果である。この演算により4ビット信号を生成することができる。そのため、図14に示した表の機軸は、前述したようにbit3(1401)~bit0(1404)で表されている。

【0086】

次に機軸のinput軸1405に示す数は、前述したbit3~bit0を10進表示したものである。output軸1406は2ビットの出力信号値を示し、本実施形態では欄外に記す意味(1407~1422)が与えられる。例えば、input=1のときは、文字画像(font:1408)であると判断して出力1406として3を出力し、input=2のときは、グラフィック(graphic:1409)であると判断して1を出力するなどである。

【0087】

この出力が図1で説明した、マスク選択信号生成部108へ入力されるs_d信号701に対応している。つまり、3が出力されたときは、マスク選択信号生成部108を介して積和演算処理部106で演算したNo.3~No.7が選択され、1が出力されたときは、同様にしてマスク選択信号生成部108を介して積和演算処理部106で演算したNo.1が選択されることになる。s_d信号が3の場合だが、この場合は、1.信号の値(即ち、注目画素の濃度値)に基づいて、予め106の積和演算部で演算されたNo.3~No.7のうちの1つが選択される。この処理の詳細は前述したとおりである。

【0088】

このように積和演算処理部106で予め演算しておいた複数の値の出力を切り替えることにより、画像の種類、つまり画素毎に最適な1200dpiから600dpiへの変換が可能となる。

【0089】

ところで、図14のinput-9~15の欄外(1416~1422)には、minorと記しているが、これは、小径プラグが存在していたことを意味している。つまり、任意エリア内に小径文字や、極細線のような小径グラフィックまたは小径イメージ等の小径画像が存在していたことを表しており、その場合、2を出力する構成をとっている。その結果、s_d信号701が2となるため、積和演算処理部106では、No.2の値が出力されることになる。つまり、積和演算をおこなっていない注目画素信号そのものが出力されることになる。

【0090】

10

20

30

40

50

(16)

JP 3950839 B2 2007.8.1

その理由は、前述の積和演算をおこなうと、1200dpiデータと600dpiデータで表現できる効果はあるが、小径文字や細線などは電子写真の特性で潰れてしまったり、線幅が大きく変わってしまい、判読性や画質が落ちる問題が発生する。その為、小径文字についてはH1西太値をそのまま出力する処理をおこなって、「判読性/画質の低下防止」と「600dpiデータによる1200dpiデータ表現」を可能としている。

【0091】

このように、前述した処理で作成した1200dpi相当である600dpiのグラフィック/文字/イメージなどの像域信号に応じて、前述した積和演算処理部106の結果を切り替えることで、各像域に応じた最適な1200dpiから600dpiへの解像度変換が可能となり、高精細な画像処理が可能となる特徴がある。

10

【0092】

図4において413はON/OFF切り替え信号生成部であり、その詳細について図15を参照して説明する。図15はON/OFF切り替え信号生成部413の全体を示すブロック図である。ここでは、ビット変換部412で生成されたsd信号1501に応じて、ON/OFF信号1502を生成している。具体的にはsd信号1501が3のときは1を出力し、それ以外の時は、0を出力する。

【0093】

414の信号SWAP部は、前述した413の出力on_off信号に応じて、任意ビットを置き換える処理をおこなっている。詳細は、図16に示したとおりである。図16(a)がSWAP部の全体を示すブロック図であり、図16(a)がSWAP部の内部構成の一例を示す図である。図15(b)に示すように、SWAP部414は、入力信号が8bitのxs(1600)と1bitのon_off信号(1601)であり、出力信号が8bitのout(1611)となっている。

20

【0094】

SWAP部414における具体的な処理を図16(a)を参照して以下に説明する。8bitのビット選択レジスタA6(1602)は、ビット入替を行うビットを指定するためのレジスタである。レジスタは入力されるxs信号1600の任意ビットをセレクト1603から1610においてon_off信号1601に入れ替えることが可能なビットセレクト構成となっている。

【0095】

このような構成においては、sd信号1600が3のときだけ、レジスタA6(1602)で設定された任意ビットに1が設定され、それ以外の場合は0が設定される。つまり、sd信号1600が3ということは、積和演算処理が行われたということを意味しているため、この処理が行われたか否かを示す信号として、像域信号に追加されることになる。

30

【0096】

以上の構成により、像域信号変換部101から600dpi変換した像域信号と積和演算の有無を表すsd信号とが出力可能となる。

【0097】

以上説明してきた画像信号変換部103と像域信号変換部101とで処理した信号に対して、不図示だが、画像処理部304で色処理や圧縮処理などの画像形成処理をおこなうことで、1200dpi相当の画質を有したデータを600dpiのデータとして処理可能となる。つまり、FiFoメモリの追加、圧縮メモリの追加、高速処理などの要求を払拭することが可能になる。言い換えると、1200dpiのデータを600dpi用のハードウェアで処理可能となるため、ローコストなコントローラを構成することが可能になる。

40

【0098】

さらに、画像を出力するプリンタにおいても、1200dpiの出力ができる高価なものだけでなく、600dpiでの出力ができるものであれば、本特許の処理を施した画像データを出力することで1200dpi相当の高画質出力が可能となる。

【0099】

本変換形態ではプリンタ305がそれにあたる。よって、本発明によれば、コントロー

50

(17)

JP 3950839 B2 2007.8.1

ラ／プリンタとも600dpiの処理系で1200dpi相当の高画質処理／高精細出力が可能になる効果がある。

【0100】

以上説明してきたように、本実施形態に対応した発明によれば、プリンタやコントローラ処理への負荷を抑えつつ、高精細な画像出力が可能となる。つまり、1200dpiの位相情報を保持したまま、600dpiのデータに変換することで高精細な出力とハードウェアのスベックアップに伴うコスト増加の防止を両立可能とした。例えば、エッジ部を高精細にして滑らかな画像を得るためのスムージング技術では改善できなかった文字（フォント）やラインの比率（プロポーション）までもが、1200dpiの解像度並に600dpiの出力でも表現可能になる。言い換えれば、出力プリンタが600dpiであっても、1200dpiの画質レベルが表現可能となる。

【0101】

また、各画素の像域信号と濃度レベルの情報を用いることにより、文字や写真などのオブジェクトごとに最適なデータ変換も可能となる。さらに、本技術はコントローラ内で処理することで、電子写真特有の非線形特性を考慮した適応的な1200dpiから600dpiへの変換までもが可能となる。もちろん、ビットマップデータへの展開を1200dpiでおこなっても、直ちに600dpiに変換するため、コントローラ内の処理すべてが600dpi処理スベックで対応可能となる。よって、コントローラ内の処理を高速かつローコストに抑えながら、高精細な出力ができる効果もある。

【実施例2】

【0102】

続いて、本発明の第2の実施例について説明する。

【0103】

以下の実施例における基本的な装置構成で、上述した実施形態と同様な部分は、同一番号を付けて説明を省略する。

【0104】

図17に示す実施例では、上述の実施形態のようにPCからネットワークを介して送られてきたPDL信号を画像処理部304が受信して処理するのではなく、外部コントローラ316から画像信号を直接受信することを特徴としている。

【0105】

尚、基本的な構成は、上述の実施形態と同様なが、異なる箇所のみを説明する。図17におけるPC315は、前記と同様にPS（PostScript言語）やキヤノン独自のPDL言語であるLIP5信号を出力するが、本実施例では、外部コントローラ316が、その信号を受信する構成とした。

【0106】

この外部コントローラ316の内部では、上述の実施形態で説明した画像処理部304と同様に、PDLデータを展開することによる1200dpi画像データの作成、色処理、画像圧縮処理、HDDもしくはメモリへのスプール処理などをおこなった後、ネットワークケーブル314を介してネットワーク313へ1200dpi信号を送信するコントロールがおこなわれている。

【0107】

この送信データは、前述したような各種画像処理が施されており、圧縮された状態で1200dpiのビットマップデータとして送信されることを特徴としている。このとき、第1の実施形態で説明した1200dpiの像域分離の信号も合わせて圧縮されており、同様に、ネットワーク313へ送信される。

【0108】

ネットワーク313は、受信した圧縮信号を画像処理部304へ出力する。そして、画像処理部304は、受信した圧縮データを解凍後、1200dpiの画像信号と像域信号として、図1に示した113と112にそれぞれ入力することを特徴としている。

【0109】

(18)

JP 3950839 B2 2007.8.1

以降の処理は、前述した実施形態と同じである。そして、最終的にプリンタ305から1200dpi相当の高画質なデータが600dpiのエンジンを持つプリンタから出力されることになる。無論、画像処理部304の内部処理も600dpiデータとして、扱えるので、パフォーマンス及びコストの両面で効果がある。

【0110】

さらに、上述の実施形態と同様に、本発明を用いると、エッジ部だけが高画質になる効果だけでなく、文字の比率（プロポーション）をも改善できる効果がある。

【0111】

以上説明してきたように、本実施例は、上述の実施形態と異なり、如何なるコントローラでも1200dpi相当の画質が得られることを特徴としている。

【0112】

つまり、色処理やPDL言語に制約がある場合でも、ユーザが用途に応じて必要な外部コントローラを用意するだけで、安価な1200dpi相当出力システムが構築できる。

【0113】

なお、本発明は、これらの実施形態の機能を実現するソフトウェアのプログラムコードを記録した記憶媒体を、システムあるいは装置に供給し、そのシステムあるいは装置のコンピュータ（またはCPUやMPU）が記憶媒体に格納されたプログラムコードを読出し実行することによっても、達成される。

【0114】

この場合、記憶媒体から読出されたプログラムコード自体が前述した実施形態や変形例の機能を実現することになり、そのプログラムコードを記憶した記憶媒体は本発明を構成することになる。プログラムコードを供給するための記憶媒体としては、例えば、フロッピーディスク、ハードディスク、光ディスク、光磁気ディスク、DVD-ROM、DVD-RAM、CD-ROM、CD-R、磁気テープ、不揮発性のメモリカード、ROMなどを用いることができる。

【0115】

また、コンピュータが読出したプログラムコードを実行することにより、前述した実施形態の機能が実現されるだけでなく、そのプログラムコードの指示に基づき、コンピュータ上で稼働しているOS（オペレーティングシステム）などが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれる。

【0116】

さらに、記憶媒体から読出されたプログラムコードが、コンピュータに挿入された機能拡張カードやコンピュータに接続された機能拡張ユニットに備わるメモリに書込まれた後、そのプログラムコードの指示に基づき、その機能拡張カードや機能拡張ユニットに備わるCPUなどが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれる。例えば、PC上のドライバでこれらの処理をおこなう場合が、これに相当する。

【0117】

以上説明したように、本発明によれば、解像度を低下させる処理を行う場合でも、その解像度変換処理の影響を抑え、かつプリンタやコントローラ処理への負荷を抑えて、高精細な画像出力ができる。

【図面の簡単な説明】

【0118】

【図1】本発明の実施形態に対応する画像処理部304の構成の一例を示す機能ブロック図である。

【図2】本発明の実施形態における複写機の機械的構成の概略を示す図である。

【図3】本発明の実施形態におけるシステムの構成を示すブロック図である。

【図4】本発明にかかる像域信号の解像度変換処理を説明するための機能ブロック図である。

【図5】本発明の実施形態に対応する輝度濃度変換部の構成の一例を示す機能ブロック図である。

(19)

JP 3950839 B2 2007.8.1

【図 6】本発明の実施形態に対応する積和演算処理部 106 の構成の一例を示す機能ブロック図である。

【図 7】本発明の実施形態に対応するマスク選択信号生成部 108 の構成の一例を示す機能ブロック図である。

【図 8】本発明の実施形態に対応する L 変換部 107 を説明するための機能ブロック図である。

【図 9】本発明の実施形態に対応する 8/4 変換部 401 等の構成の一例を示す機能ブロック図である。

【図 10】本発明の実施形態に対応する反転処理部 404 等の構成の一例を示す機能ブロック図である。

【図 11】本発明の実施形態に対応する 4/3 変換部 407 等の構成の一例を示す機能ブロック図である。

【図 12】本発明の実施形態に対応するエリア判定部 410 の構成の一例を示す機能ブロック図である。

【図 13】本発明の実施形態に対応する 8/1 変換部・ZSG 選択部の構成の一例を示す機能ブロック図である。

【図 14】本発明の実施形態に対応するビット変換器を説明するための図である。

【図 15】本発明の実施形態に対応する ON/OFF 信号切替信号生成部の構成の一例を示す機能ブロック図である。

【図 16】本発明の実施形態に対応する SWAP 部 414 の構成の一例を示す機能ブロック図である。

【図 17】本発明の実施形態（第 2 の実施例）におけるシステムの構成を示すブロック図である。

【図 18】本発明の実施形態に対応する各マスクレジスタの設定例を示した図である。

【符号の説明】

【0119】

101 像変換部

106 積和演算処理部

107 L 変換部

108 マスク選択信号生成部

109 セレクタ

10

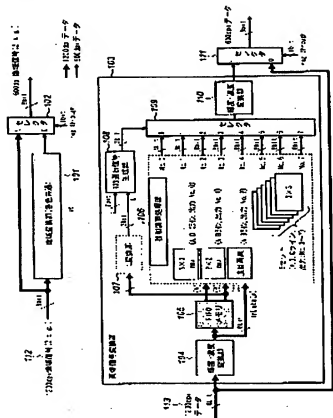
20

30

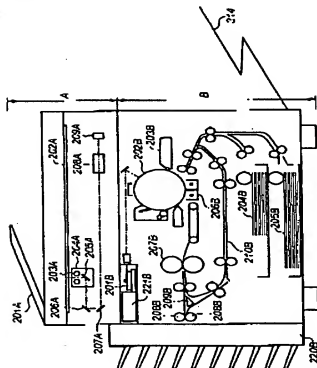
(20)

JP 3950839 B2 2007.8.1

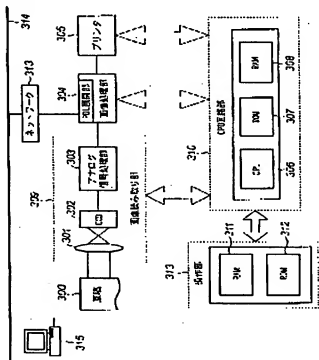
【図 1】



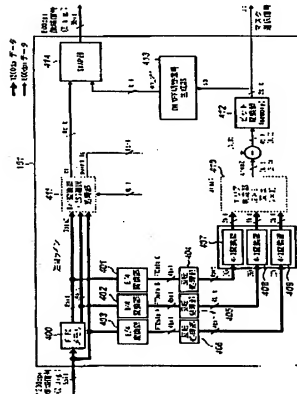
【図 2】



【図 3】



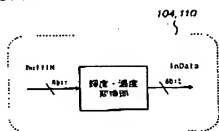
【図 4】



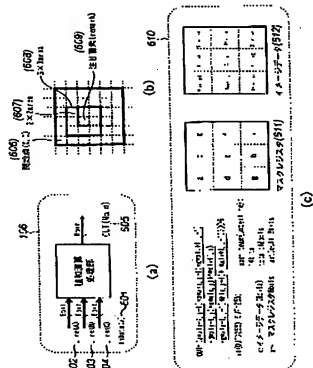
(21)

JP 3950839 B2 2007.8.1

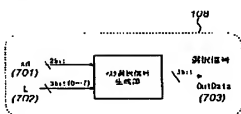
【図 5】



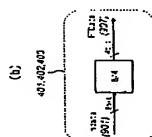
【図 6】



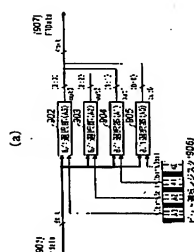
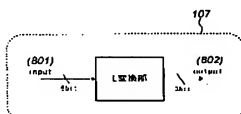
【図 7】



【図 8】



【図 9】



(24)

JP 3950839 B2 2007.8.1

[1 8]

no3

(a)

| | | |
|---|---|---|
| 7 | 7 | 7 |
| 7 | 0 | 7 |
| 7 | 7 | 7 |

no4

(b)

| | | |
|---|----|---|
| 0 | 6 | 6 |
| 6 | 16 | 6 |
| 0 | 0 | 0 |

no5

(c)

| | | |
|---|----|---|
| 4 | 4 | 4 |
| 4 | 32 | 4 |
| 4 | 4 | 4 |

no6

(d)

| | | |
|---|----|---|
| 2 | 2 | 2 |
| 2 | 40 | 2 |
| 2 | 2 | 2 |

no7

(e)

| | | |
|---|----|---|
| 1 | 1 | 1 |
| 1 | 56 | 1 |
| 1 | 1 | 1 |

(25)

JP 3950839 B2 2007.8.1

フロントページの続き

審査官 白石 上智

(56)参考文献 特開平05-191632 (J P, A)
特開平09-018701 (J P, A)
特開平08-007090 (J P, A)

(58)調査した分野(Int.Cl., DB名)
H04N 1/38 - 1/393

[Name of Document] Amendment
[Reference No.] 257750H
[Date of Submission] January 11, 2007
[Addressee] Commissioner of the Patent Office
[Description of the Case]
[Application No.] Patent Application No. 2003-367683
[Person Submitting the Amendment]
[Id. No.] 000001007
[Name] CANON KABUSHIKI KAISHA
[Agent]
[Id. No.] 100076428
[Patent Attorney]
[Name] Yasunori OTSUKA
[Phone No.] 03-5276-3241
[Contact] Person in Charge, Yasuhiro OTSUKA
[Amendment. 1]

[Name of Document to be Amended] Claims
[Name of Item to be Amended] Whole Text
[Manner of Amendment] Change
[Content of Amendment]

[Name of Document] Claims
[Claim 1]

An image processing apparatus for converting first image data of a first resolution N to second image data of a second resolution M, which is lower than the first

resolution N, so as to output the second image data, the apparatus comprising:

a processing unit for determining the position of a target pixel in the first image data in accordance with the ratio of the second resolution M to the first resolution N, and generating and outputting a plurality of pixel values based on values of pixels in an area defined by the target pixel;

a selection signal generating unit for generating a selection signal in accordance with a value based on the target pixel and an attribute signal representing the attribute of the target pixel; and

an output unit for selecting one of the plurality of pixel values generated by the processing unit by using the generated selection signal so as to output the selected value as the second image data.

[Claim 2]

The image processing apparatus according to claim 1, wherein the processing unit performs a process of detecting a maximum pixel value from among the pixels in the area defined by the target pixel, a process of performing a product-sum operation by using each of the pixels in the area defined by the target pixel, and a process of outputting a value of the target pixel in the area defined by the target pixel.

[Claim 3]

The image processing apparatus according to claim 2, wherein, in the process of the product-sum operation, a plurality of product-sum operation values are output by using a plurality of masks, each mask having an arbitrary weighting coefficient.

[Claim 4]

The image processing apparatus according to claim 2, wherein the process of detecting the maximum pixel value comprises detecting a maximum pixel value of each of a plurality of areas of different sizes defined by the target pixel.

[Claim 5]

The image processing apparatus according to claim 1, further comprising an attribute signal converting unit, wherein the attribute signal used for generating the selection signal by the selection signal generating unit is obtained by converting an input attribute signal of the first resolution N to an attribute signal of the second resolution M by the attribute signal converting unit.

[Claim 6]

The image processing apparatus according to claim 5, wherein the attribute signal converting unit converts the input attribute signal of the first resolution N to a signal of a resolution between the first resolution N and the

second resolution M, and then converts the signal to the attribute signal of the second resolution M.

[Claim 7]

The image processing apparatus according to claim 5, further comprising an area determining unit for determining one of a plurality of areas based on the converted attribute signal of the second resolution M, wherein the area determining unit selects one of the plurality of areas, determines the position of a pixel having a maximum signal value in the area based on predetermined precedence, and outputs the sum of pixel values in the selected area.

[Claim 8]

The image processing apparatus according to claim 7, further comprising:

a minor image signal generating unit for performing a process of detecting a minor image in the area and generating a signal determining the presence/absence of the minor image; and

an attribute signal selecting unit for performing a process of selecting the attribute signal of the first resolution M at an arbitrary position in accordance with information of the determined pixel position in the area.

[Claim 9]

The image processing apparatus according to claim 8, further comprising a unit for generating the attribute

signal used in the selection signal generating unit based on a coupled value of the sum of pixel values in the area selected by the area determining unit and the value of the minor image signal.

[Claim 10]

An image processing apparatus for converting first image data of a first resolution N to second image data of a second resolution M, which is lower than the first resolution N, so as to output the second image data, the apparatus comprising:

- a processing unit for determining the position of a target pixel in the first image data in accordance with the ratio of the second resolution M to the first resolution N, and generating and outputting a plurality of pixel values based on values of pixels in an area defined by the target pixel;

- a selection signal generating unit for generating a selection signal in accordance with the value based on the target pixel and an attribute signal representing the attribute of the target pixel; and

- an output unit for selecting one of the plurality of pixel values generated by the processing unit by using the generated selection signal so as to output the selected value as the second image data,

- wherein selection of the plurality of pixel values

generated by the processing unit is switched in accordance with whether or not the attribute signal indicates the presence/absence of a minor image in the area.

[Claim 11]

The image processing apparatus according to claim 10, wherein, when the attribute signal indicates the presence of the minor image in the predetermined area, a pixel value selected by the selection signal is the value of the target pixel.

[Claim 12]

An image processing method for converting first image data of a first resolution N to second image data of a second resolution M, which is lower than the first resolution N, so as to output the second image data, the method comprising:

a processing step of determining the position of a target pixel in the first image data in accordance with the ratio of the second resolution M to the first resolution N, and generating and outputting a plurality of pixel values based on values of pixels in an area defined by the target pixel;

a selection signal generating step of generating a selection signal in accordance with a value based on the target pixel and an attribute signal representing the attribute of the target pixel; and

an output step of selecting one of the plurality of pixel values generated in the processing step by using the generated selection signal so as to output the selected value as the second image data.

[Claim 13]

The image processing method according to claim 12, wherein the processing step performs a process of detecting a maximum pixel value from among the pixels in the area defined by the target pixel, a process of performing a product-sum operation by using each of the pixels in the area defined by the target pixel, and a process of outputting a value of the target pixel in the area defined by the target pixel.

[Claim 14]

The image processing method according to claim 13, wherein, in the process of the product-sum operation, a plurality of product-sum operation values are output by using a plurality of masks, each mask having an arbitrary weighting coefficient.

[Claim 15]

The image processing method according to claim 13, wherein the process of detecting the maximum pixel value comprises detecting a maximum pixel value of each of a plurality of areas of different sizes defined by the target pixel.

[Claim 16]

The image processing method according to claim 12, further comprising an attribute signal converting step of converting the attribute signal, wherein the attribute signal used for generating the selection signal in the selection signal generating step is obtained by converting an input attribute signal of the first resolution N to an attribute signal of the second resolution M in the attribute signal converting step.

[Claim 17]

The image processing method according to claim 16, wherein, in the attribute signal converting step, the input attribute signal of the first resolution N is converted to a signal of a resolution between the first resolution N and the second resolution M, and is then converted to the attribute signal of the second resolution M.

[Claim 18]

The image processing method according to claim 16, further comprising an area determining step of determining one of a plurality of areas based on the converted attribute signal of the second resolution M, wherein, in the area determining step, one of the plurality of areas is selected, the position of a pixel having a maximum signal value in the area is determined based on predetermined precedence, and the sum of pixel values in the selected area is output.

[Claim 19]

The image processing method according to claim 18, further comprising:

a minor image signal generating step of performing a process of detecting a minor image in the area and generating a signal determining the presence/absence of the minor image; and

an attribute signal selecting step of performing a process of selecting the attribute signal of the first resolution M at an arbitrary position in accordance with information of the determined pixel position in the area.

[Claim 20]

The image processing method according to claim 19, further comprising a step of generating the attribute signal used in the selection signal generating step based on a coupled value of the sum of pixel values in the area selected in the area determining step and the value of the minor image signal.

[Claim 21]

An image processing method for converting first image data of a first resolution N to second image data of a second resolution M, which is lower than the first resolution N, so as to output the second image data, the method comprising:

a processing step of determining the position of a

target pixel in the first image data in accordance with the ratio of the second resolution M to the first resolution N, and generating and outputting a plurality of pixel values based on values of pixels in an area defined by the target pixel;

a selection signal generating step of generating a selection signal in accordance with the value based on the target pixel and an attribute signal representing the attribute of the target pixel; and

an output step of selecting one of the plurality of pixel values generated in the processing step by using the generated selection signal so as to output the selected value as the second image data,

wherein selection of the plurality of pixel values generated in the processing step is switched in accordance with whether or not the attribute signal indicates the presence/absence of a minor image in the predetermined area.

[Claim 22]

The image processing method according to claim 21, wherein, when the attribute signal indicates the presence of the minor image in the predetermined area, a pixel value selected by the selection signal is the value of the target pixel.

[Amendment 2]

[Name of Document to be Amended] Specification

[Name of Item to be Amended] 0010

[Manner of Amendment] Change

[Content of Amendment]

[0010]

It is an object of the present invention to suppress effects of a resolution converting process on images and load applied to printers and to processes of controllers even when the resolution is decreased, so as to output higher-fineness images, and the present invention provides an image processing apparatus which converts first image data of a first resolution N to second image data of a second resolution M , which is lower than the first resolution N , so as to output the second image data. The apparatus includes a processing unit for determining the position of a target pixel in the first image data in accordance with the ratio of the second resolution M to the first resolution N , and generating and outputting a plurality of pixel values based on values of pixels in an area defined by the target pixel; a selection signal generating unit for generating a selection signal in accordance with a value based on the target pixel and an attribute signal representing the attribute of the target pixel; and an output unit for selecting one of the plurality of pixel values generated by the processing unit by using

the generated selection signal so as to output the selected value as the second image data.

APPENDIX D
AMENDMENT DATED JANUARY 11, 2007

整理番号:257750H 特願2003-367683 提出日:平成19年 1月11日 1

【書類名】 手続補正書
 【整理番号】 257750H
 【提出日】 平成19年 1月11日
 【あて先】 特許庁長官殿
 【事件の表示】
 【出願番号】 特願2003-367683
 【補正をする者】
 【識別番号】 000001007
 【氏名又は名称】 キヤノン株式会社
 【代理人】
 【識別番号】 100076428
 【弁理士】
 【氏名又は名称】 大塚 康徳
 【電話番号】 03-5276-3241
 【連絡先】 担当は大塚 康弘

【手続補正1】
 【補正対象書類名】 特許請求の範囲
 【補正対象項目名】 全文
 【補正方法】 変更
 【補正の内容】

【書類名】 特許請求の範囲
 【請求項1】

第1の解像度Nを有する第1の画像データを、前記第1の解像度Nより低い第2の解像度Mを有する第2の画像データに変換して出力する画像処理装置であって、

前記第1の解像度Nに対する前記第2の解像度Mの比率に応じて、前記第1の画像データにおける注目画素の位置を決定し、前記注目画素により決定される領域内の画素値に基づいて複数の画素値を生成し、出力する処理手段と、
 前記注目画素に基づく値と、前記注目画素に関する属性を表す属性信号とに応じて選択信号を生成する選択信号生成手段と、

前記処理手段によって生成された前記複数の画素値を、前記生成された選択信号を用いて選択し、前記第2の画像データとして出力する出力手段と、
 を有することを特徴とする画像処理装置。

【請求項2】

前記処理手段は、前記注目画素により決定される前記領域内の画素のうち最大画素値を検出する処理と、前記注目画素により決定される前記領域内の各画素の積和演算を行う処理と、前記注目画素により決定される前記領域内の注目画素値を出力する処理を行うことを特徴とする請求項1に記載の画像処理装置。

【請求項3】

前記積和演算処理は、それぞれ任意の重み係数を有する複数のマスクを用いて、複数の積和演算値を出力することを特徴とする請求項2に記載の画像処理装置。

【請求項4】

前記最大画素値を検出する処理は、前記注目画素により決定される複数のサイズの領域内におけるそれぞれの最大画素値を検出することを特徴とする請求項2に記載の画像処理装置。

【請求項5】

属性信号変換手段を有し、前記選択信号生成手段での選択信号の生成に用いられる前記属性信号は、入力された前記第1の解像度Nの属性信号を、前記属性信号変換手段により前記第2の解像度Mの属性信号に変換したものであることを特徴とする請求項1に記載の画像処理装置。

【請求項6】

整理番号:257750H 特願2003-367683 提出日:平成19年 1月11日 2

前記属性信号変換手段は、入力された前記第1の解像度Nの属性信号を前記第2の解像度Mの属性信号に変換する前に、前記第1の解像度Nと前記第2の解像度Mの間の解像度の信号に一度変換する処理を行うことを特徴とする請求項5に記載の画像処理装置。

【請求項7】

前記第2の解像度Mに変換された属性信号に基づいて、複数の領域から1つを判定する領域判定手段を有し、前記領域判定手段は複数の領域から1つを選択し、当該領域内における情報の最大値を有する画素位置を、予め定められた優先順位に基づいて決定し、かつ前記選択された領域内の画素値の和を出力することを特徴とする請求項5に記載の画像処理装置。

【請求項8】

前記領域内の小径画像を検出する処理を実行し、小径画像の有無を判定する信号を生成する小径画像信号生成手段と、前記領域内の決定された画素位置の情報に応じて、任意の位置の第1の解像度Mの属性信号を選択する処理を行う属性信号選択手段とを有することを特徴とする請求項7に記載の画像処理装置。

【請求項9】

前記領域判定手段で選択された領域内の画素値の和の値と、前記小径画像信号の信号値とを結合した値に基づいて、前記選択信号生成手段で用いられる前記属性信号を生成する手段とを有することを特徴とする請求項8に記載の画像処理装置。

【請求項10】

第1の解像度Nを有する第1の画像データを、前記第1の解像度Nより低い第2の解像度Mを有する第2の画像データに変換して出力する画像処理装置であって、

前記第1の解像度Nに対する前記第2の解像度Mの比率に応じて、前記第1の画像データにおける注目画素の位置を決定し、前記注目画素により決定される領域内の画素値に基づいて複数の画素値を生成し、出力する処理手段と、

前記注目画素に基づく値と、前記注目画素に関する属性を表す属性信号とに応じて選択信号を生成する選択信号生成手段と、

前記処理手段によって生成された前記複数の画素値を、前記生成された選択信号を用いて選択し、前記第2の画像データとして出力する出力手段と、を有し、

前記属性信号が前記領域内に小径画像が存在することを示すか否かに応じて、前記処理手段によって生成された前記複数の画素値の選択を切り換えることを特徴とする画像処理装置。

【請求項11】

前記属性信号が前記所定の領域内に小径画像が存在することを示す場合、前記選択信号によって選択される画素値は前記注目画素の画素値であることを特徴とする請求項10に記載の画像処理装置。

【請求項12】

第1の解像度Nを有する第1の画像データを、前記第1の解像度Nより低い第2の解像度Mを有する第2の画像データに変換して出力する画像処理方法であって、

前記第1の解像度Nに対する前記第2の解像度Mの比率に応じて、前記第1の画像データにおける注目画素の位置を決定し、前記注目画素により決定される領域内の画素値に基づいて複数の画素値を生成し、出力する処理ステップと、

前記注目画素に基づく値と、前記注目画素に関する属性を表す属性信号とに基づいて選択信号を生成する選択信号生成ステップと、

前記処理ステップで生成された前記複数の画素値を、前記生成された選択信号を用いて選択し、前記第2の画像データとして出力する出力ステップと、を有することを特徴とする画像処理方法。

【請求項13】

前記処理ステップは、前記注目画素により決定される前記領域内の画素のうち最大画素値を検出する処理と、前記注目画素により決定される前記領域内の各画素の積和演算を行

整理番号:257750H 特願2003-367683 提出日:平成19年 1月11日 3
う処理と、前記注目画素により決定される前記領域内の注目画素値を出力する処理を行う
ことを特徴とする請求項12に記載の画像処理方法。

【請求項14】

前記積和演算処理は、それぞれ任意の重み係数を有する複数のマスクを用いて、複数の
積和演算値を出力することを特徴とする請求項13に記載の画像処理方法。

【請求項15】

前記最大画素値を検出する処理は、前記注目画素により決定される複数のサイズの領域
内におけるそれぞれの最大画素値を検出することを特徴とする請求項13に記載の画像処
理方法。

【請求項16】

属性信号を変換する属性信号変換ステップを有し、前記選択信号生成ステップでの選択
信号の生成に用いられる前記属性信号は、入力された前記第1の解像度Nの属性信号が、
前記属性信号変換ステップにおいて前記第2の解像度Mの属性信号に変換されたものであ
ることを特徴とする請求項12に記載の画像処理方法。

【請求項17】

前記属性信号変換ステップでは、入力された前記第1の解像度Nの属性信号を前記第2
の解像度Mの属性信号に変換する前に、前記第1の解像度Nと前記第2の解像度Mの間の
解像度の倍りに一度変換する処理を行うことを特徴とする請求項16に記載の画像処理
方法。

【請求項18】

前記第2の解像度Mに変換された属性信号に基づいて、複数の領域から1つを判定する
領域判定ステップを有し、前記領域判定ステップは複数の領域から1つを選択し、当該領
域内における信号の最大値を有する画素位置を、予め定められた優先順位に基づいて決定
し、かつ前記選択された領域内の画素値の和を出力することを特徴とする請求項16に記
載の画像処理方法。

【請求項19】

前記領域内の小径画像を検出する処理を実行し、小径画像の有無を判定する信号を生成
する小径画像信号生成ステップと、
前記領域内の決定された画素位置の情報に応じて、任意の位置の第1の解像度Mの属性信
号を選択する処理を行う属性信号選択ステップと、
を有することを特徴とする請求項18に記載の画像処理方法。

【請求項20】

前記領域判定ステップで選択された領域内の画素値の和の値と、前記小径画像信号の信
号値とを結合した値に基づいて、前記選択信号生成ステップで用いられる前記属性信号を
生成するステップと、を有することを特徴とする請求項19に記載の画像処理方法。

【請求項21】

第1の解像度Nを有する第1の画像データを、前記第1の解像度Nより低い第2の解像
度Mを有する第2の画像データに変換して出力する画像処理方法であって、
前記第1の解像度Nに対する前記第2の解像度Mの比率に応じて、前記第1の画像デー
タにおける注目画素の位置を決定し、前記注目画素により決定される領域内の画素値に基
づいて複数の画素値を生成し、出力する処理ステップと、
前記注目画素に基づく値と、前記注目画素に関する属性を表す属性信号とに基づいて選択
信号を生成する選択信号生成ステップと、

前記処理ステップで生成された前記複数の画素値を、前記生成された選択信号を用いて
選択し、前記第2の画像データとして出力する出力ステップと、を有し、
前記属性信号が前記所定の領域内に小径画像が存在することを示すか否かに応じて、前
記処理ステップで生成された前記複数の画素値の選択を切り換えることを特徴とする画像
処理方法。

【請求項22】

前記属性信号が前記所定の領域内に小径画像が存在することを示す場合、前記選択信号

整理番号:257750H 特開2003-367683 提出日:平成19年 1/11/11 4/E
によって選択される画素値は前記注目画素の画素値であることを特徴とする請求項2に
記載の画像処理方法。

【手続補正2】

【補正対象書類名】 明細書
【補正対象項目名】 0010
【補正方法】 変更
【補正の内容】
【0010】

本発明は、解像度を低下させる処理を行う場合でも、画像に対する解像度変換処理の影響を抑え、かつプリンタやコントローラ処理への負荷を抑えて、高精細な画像出力を行うことを目的とし、第1の解像度Nを有する第1の画像データを、前記第1の解像度Nより低い第2の解像度Mを有する第2の画像データに変換して出力する画像処理装置であって、前記第1の解像度Nに対する前記第2の解像度Mの比率に応じて、前記第1の画像データにおける注目画素の位置を決定し、前記注目画素により決定される領域内の画素値に基づいて複数の画素値を生成し、出力する処理手段と、前記注目画素に基づく値と、前記注目画素に関する属性を表す属性信号とに応じて選択信号を生成する選択信号生成手段と、前記処理手段によって生成された前記複数の画素値を、前記生成された選択信号を用いて選択し、前記第2の画像データとして出力する出力手段と、を有するものである。

Disclaimer:

This English translation is produced by machine translation and may contain errors. The JPO, the INPIT, and those who drafted this document in the original language are not responsible for the result of the translation.

Notes:

1. Untranslatable words are replaced with asterisks (****).
2. Texts in the figures are not translated and shown as it is.

Translated: 21:59:03 JST 09/18/2007

Dictionary: Last updated 09/07/2007 / Priority:

Decision to Grant a Patent

Application number: Application for patent 2003-367683

Date of Drafting: Heisei 19(2007) April Nine days

Patent examiner: SHIRAISHI, Keigo 9856 5V00

Title of invention: Image Processing Division equipment and the Image Processing Division method

The number of claims: 22

Applicant: CANON KABUSHIKI KAISHA

Representative: OHTSUKA, Yasunori (and 3 others)

This application is to be granted a patent as there is no reason for refusal.

Director General(p.p.) Director(p.p.) Examiner Assistant examiner Manager for Determination of Classification WATANABE, Tsutomu SHIRAISHI, Keigo WATANABE, Tsutomu 8948 9856 8948

1. Distinction of Patent: Usually
2. Reference documents: **
3. Application of Patent Law, Section 30: Nothing
4. Change of Title of Invention: Nothing
5. International Patent Classification (IPC)
H04N 1/387 101 , G06T 3/40 C
6. Deposition of Microorganism
7. Display of Purport that Retroactivity of Filing Date is not Accepted

Decision to Grant a Patent(Memorandum)

Application number: Application for patent 2003-367683

1. Technical Fields to Be Searched (IPC, DB Name)

H04N 1/38 - 1/393

2. Reference patent documents

JP,05-191632,A (JP, A) JP,09-018701,A (JP, A) JP,08-007090,A (JP, A)

3. Reference books and magazines

[Translation done.]